

FATMA SARICA

DOKTOR ÖĞRETİM ÜYESİ

E-Posta Adresi	:	fatmasarica@maltepe.edu.tr
Telefon (İş)	:	2166261050-2392
Telefon (Cep)	:	-
Adres	:	Maltepe Üniversitesi, Mühendislik ve Doğa Bilimleri Fakültesi Marmara Eğitim Köyü, 34857

Öğrenim Bilgisi

Doktora 2004 2012	BOĞAZIÇI ÜNİVERSİTESİ FEN BİLİMLERİ ENSTİTÜSÜ/ELEKTRİK-ELEKTRONİK MÜHENDİSLİĞİ (DR) Tez adı: Current-mode CMOS sequential multiple-valued logic circuits (2012) Tez Danışmanı:(PROF. DR. AVNİ MORGÜL)
Yüksek Lisans 2001 2004	BOĞAZIÇI ÜNİVERSİTESİ FEN BİLİMLERİ ENSTİTÜSÜ/ELEKTRİK-ELEKTRONİK MÜHENDİSLİĞİ (YL) (TEZLİ) Tez adı: Level Restoration and optimization of current-mode CMOS multi-valued logic circuits (2004) Tez Danışmanı:(AVNİ MORGÜL)
Lisans 1997 2001	İSTANBUL TEKNİK ÜNİVERSİTESİ ELEKTRİK-ELEKTRONİK FAKÜLTESİ/ELEKTRONİK VE HABERLEŞME MÜHENDİSLİĞİ BÖLÜMÜ/ELEKTRONİK VE HABERLEŞME MÜHENDİSLİĞİ PR.

Görevler

DOKTOR ÖĞRETİM ÜYESİ 2013	MALTEPE ÜNİVERSİTESİ/MÜHENDİSLİK VE DOĞA BİLİMLERİ FAKÜLTESİ/ELEKTRİK-ELEKTRONİK MÜHENDİSLİĞİ BÖLÜMÜ/ELEKTRİK-ELEKTRONİK MÜHENDİSLİĞİ PR. (ÜCRETLİ))
------------------------------	--

Yönetilen Tezler

* Yurt içi/Yurt Dışı Üniversitelerde veya diğer kurumlarda yönetilen tezler

1. Uygur İŞİÇELİK, Dar Bant Nesnelerin İnterneti Uygulamasında Veri Güvenliği, Maltepe Üniversitesi (Devam Ediyor)
2. Esra ÖZTÜRK, Enerji Hasadı İle Nesnelerin İnterneti Uygulaması, Maltepe Üniversitesi (Devam Ediyor)

Projelerde Yaptığı Görevler:

1. Akıllı Sulama Sistemi, Yükseköğretim Kurumları tarafından destekli bilimsel araştırma projesi, Yürütücü:SARICA FATMA. , 01/06/2018 - 31/05/2019 (ULUSAL)

Dersler *

2019-2020

Öğrenim Dili Ders Saati

Lisans

Logic Circuits Design	İngilizce	4
Elektronik I	Türkçe	5
Mantık Devreleri Tasarımı	Türkçe	4
Electronics I	İngilizce	5
Elektronik II	Türkçe	5
Graduation Project II	İngilizce	2
Electronics II	İngilizce	5

2018-2019

Lisans

Electronics II	İngilizce	5
Elektronik II	Türkçe	5
Logic Circuits Design	İngilizce	4
Mantık Devreleri Tasarımı	Türkçe	4
Electronics I	İngilizce	5
Elektronik I	Türkçe	5
Graduation Project I	İngilizce	2

2017-2018

Lisans

Analog Elektronik	Türkçe	5
Logic Circuits Design	İngilizce	4
Elektronik I	Türkçe	5
Electronics I	İngilizce	5
Signals and Systems	İngilizce	3
Mantık Devreleri Tasarımı	Türkçe	4

Eserler

Uluslararası hakemli dergilerde yayımlanan makaleler:

1. MORGÜL AVNİ,SARICA FATMA (2014). Multilevel Sequential Logic Circuit Design. International Journal of Electronics and Electrical Engineering (IJEEE), 2(4), 254-258., Doi: 10.12720/ijeee.2.4.254-258 (Yayın No: 5607130)
2. Sarıca Fatma, Morgül Avni (2013). Circuits for Multi Valued Sequential Logic. Analog Integrated Circuits and Signal Processing, 74(1), 91-96. (Yayın No: 289155)
3. Sarıca Fatma, Morgül Avni (2011). AB Flip Flop a First step to Multilevel Sequential Logic. Electronics Letters, 47(5), 310-312. (Yayın No: 288890)

B. Uluslararası bilimsel toplantılarda sunulan ve bildiri kitaplarında (proceedings) basılan bildiriler :

1. SARICA FATMA,MORGÜL AVNİ (2018). Voltage-mode CMOS Ternary Inverter Circuit. Computational Methods and Telecommunication in Electrical Engineering and Finance (Tam Metin Bildiri/Sözlü Sunum)(Yayın No:5606923)

2. SARICA FATMA,MORGÜL AVNİ (2011). Basic Circuits for Multi-Valued Sequential Logic. 7th International Conference on Electrical and Electronics Engineering (ELECO'xx11), 2, 66-68. (Tam Metin Bildiri/Sözlü Sunum)(Yayın No:5592634)