

ÖZGEÇMİŞ

1. **Adı Soyadı** : Fatma SARICA
2. **Unvanı** : Yrd. Doç. Dr.
3. **Öğrenim Durumu** : Doktora
4. **Çalıştığı Kurum** : Maltepe Üniversitesi

Derece	Alan	Üniversite	Yıl
Lisans	Elektronik ve Hab. Müh.	İstanbul Teknik Üniversitesi	2001
Y. Lisans	Elektronik	Boğaziçi Üniversitesi	2004
Doktora	Elektronik	Boğaziçi Üniversitesi	2012

5. Akademik Unvanlar

Yardımcı Doçentlik Tarihi : 2013
Doçentlik Tarihi :
Profesörlük Tarihi :

6. Yönetilen Yüksek Lisans ve Doktora Tezleri

6.1. Yüksek Lisans Tezleri
6.2. Doktora Tezleri

7. Yayınlar

7.1. Uluslararası hakemli dergilerde yayınlanan makaleler (SCI,SSCI,Arts and Humanities)

Sarica, F. and A. Morgul, “Basic Circuits for Multi-Valued Sequential Logic”, *Analog Integrated Circuits and Signal Processing*, Vol.74, No.1, pp. 91-96, 2013.

Sarica, F. and A. Morgul, “ AB Flip-Flop, a First step to Multilevel Sequential Logic”, *Electronics Letters*, Vol. 47, No.5, pp. 310-312, 2011.

7.2. Uluslararası diğer hakemli dergilerde yayınlanan makaleler

Morgul, A. and **F. Sarica**, “Multilevel Sequential Logic Circuit Design”, *International Journal of Electronics and Electrical Engineering (IJEED)*, Vol. 2, No.4, pp. 254-258, 2014.

7.3. Uluslararası bilimsel toplantılarda sunulan ve bildiri kitabında basılan bildiriler

Sarica, F. and A. Morgul, “ Basic Circuits for Multi-Valued Sequential Logic”, 7th International Conference on *Electrical and Electronics Engineering (ELECO)*, 1-4 Dec. 2011, pp. II-66-II-68, 2011.

Morgul, A. and **F. Sarica**, “Optimization of Current Mode Multivalued Logic Circuits”, *Proceedings of the 5th GAP Engineering Congress*, pp.521-525, 26-28 April 2006, Şanlıurfa, Turkey.

7.4. Yazılan uluslararası kitaplar veya kitaplarda bölümler

7.5. Ulusal hakemli dergilerde yayınlanan makaleler

7.6. Ulusal bilimsel toplantılarda sunulan ve bildiri kitabında basılan bildiriler

7.7. Diğer yayınlar

8. Projeler

9. İdari Görevler

10. Bilimsel ve Mesleki Kuruluşlara Üyelikler

IEEE

11. Ödüller

12. Son iki yılda verdiğiniz lisans ve lisansüstü düzeydeki dersler için aşağıdaki tabloyu doldurunuz.

Akademik Yıl	Dönem	Dersin Adı	Haftalık Saati		Öğrenci Sayısı
			Teorik	Uygulama	
2016-2017	Güz	Electric Circuits and Measurement	2	2	7
		Analog Elektronik	3	2	15
		Sayısal MOS Tümdevre Tasarımı (YL)	3	0	5
	İlkbahar	Mantık Devreleri Tasarımı	2	2	8
		Signals and Systems	3	0	23
		Elektronik Devre Elemanları	3	2	11
Yaz	Analog Elektronik	3	2	3	
2017-2018	Güz	Mantık Devreleri Tasarımı	2	2	5
		Logic Circuits Design	3	2	3
		Analog Elektronik	3	2	6
	İlkbahar				